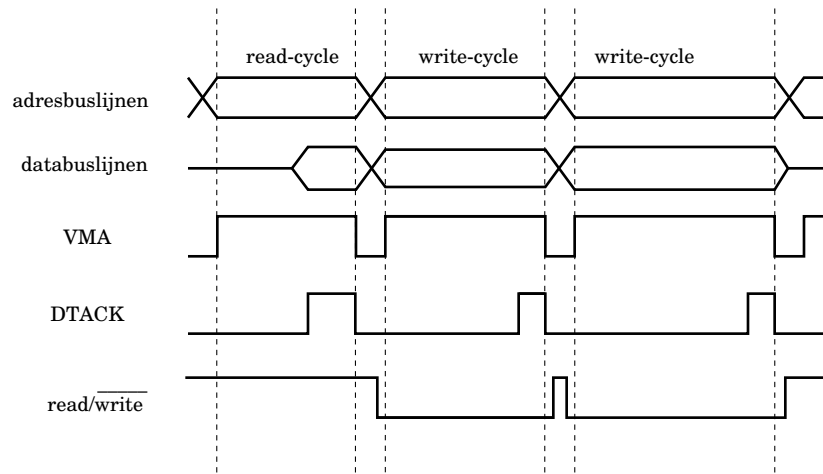
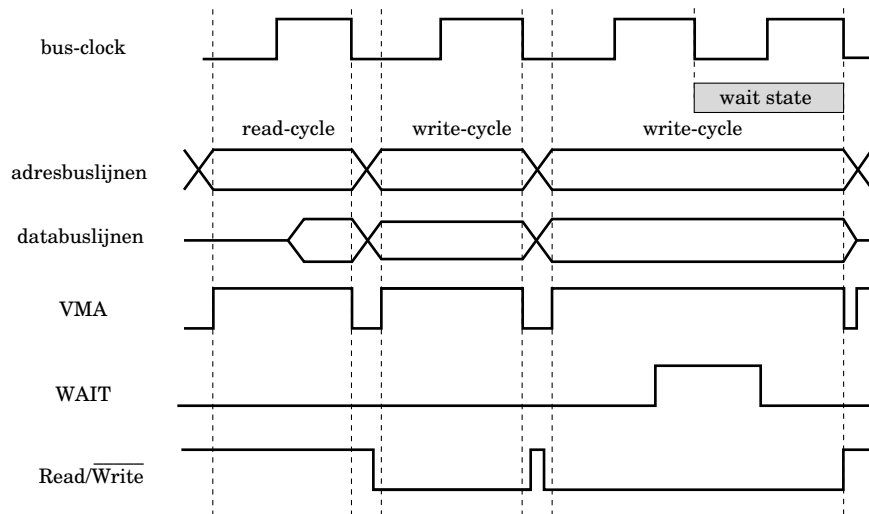


# Hoofdstuk 8

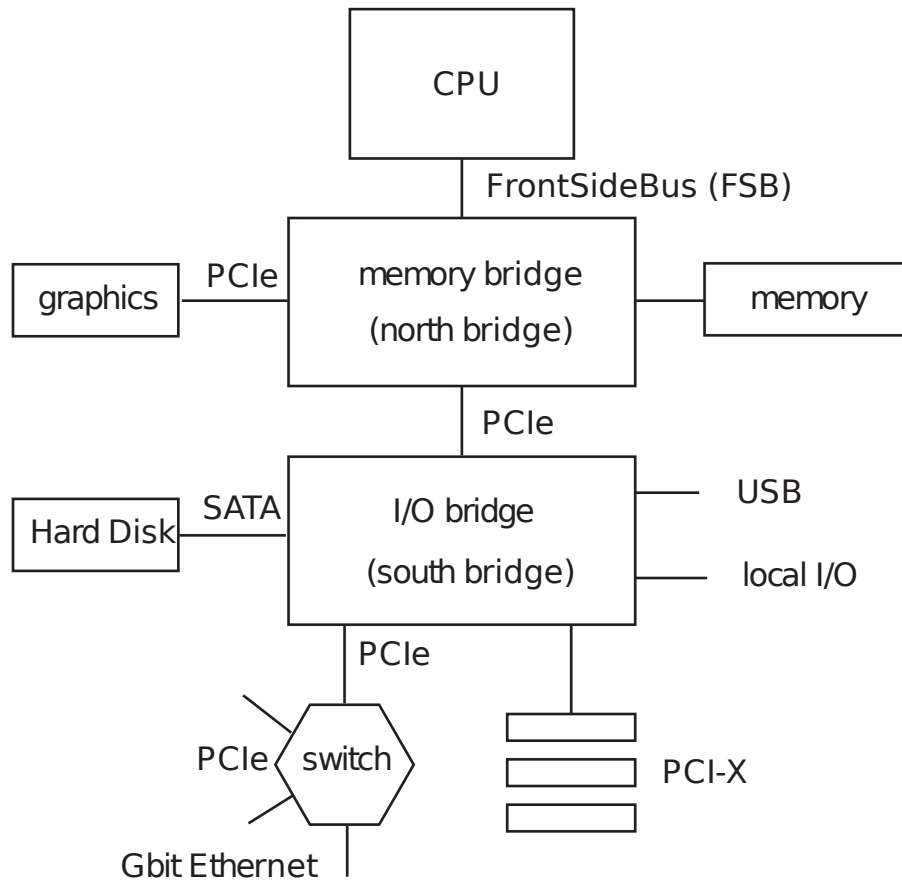
## Systembussen, I/O en dataopslag



Figuur 8.1: Asynchrone bus.

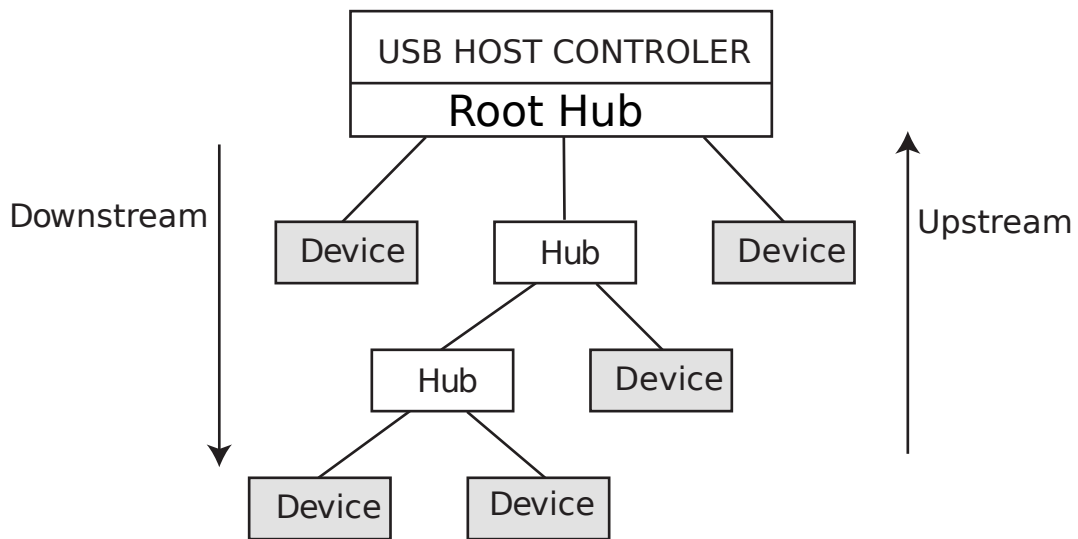


Figuur 8.2: Synchrone bus.



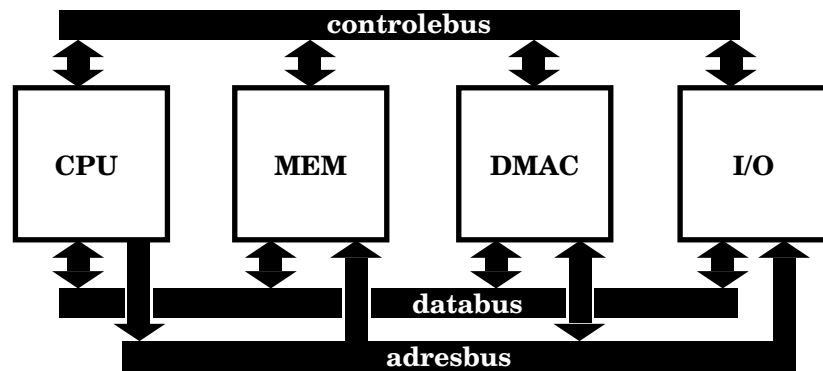
Figuur 8.3: Systemarchitectuur op basis van PCI-express

Computersystemen en embedded systemen (LvM)



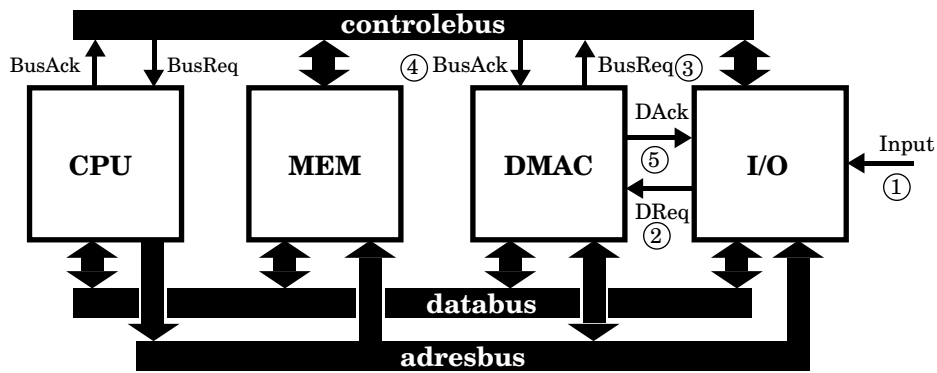
Figuur 8.4: Organisatie van de USB-architectuur.

Computersystemen en embedded systemen (LvM)

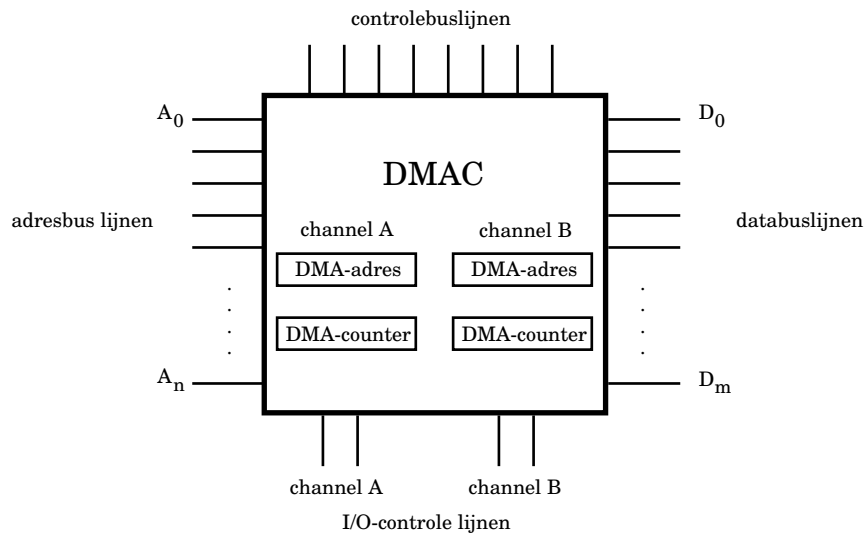


Figuur 8.5: Direct memory access (DMA).

Computersystemen en embedded systemen (LvM)

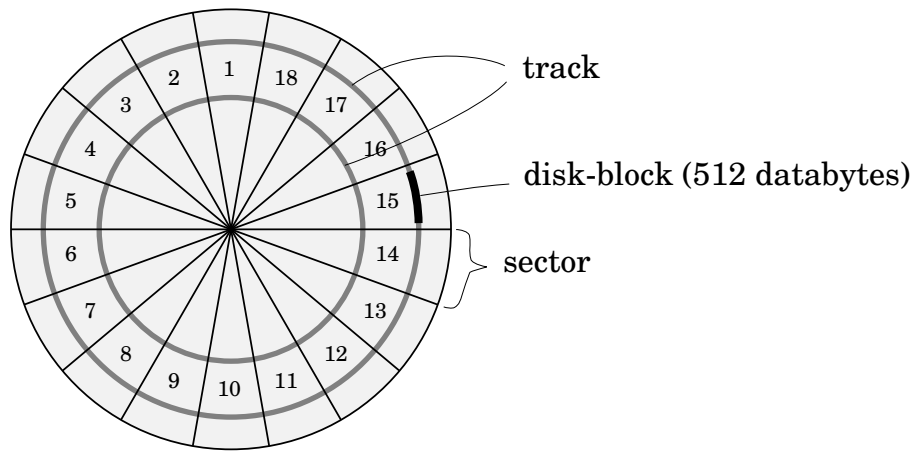


Figuur 8.6: Volgorde van gebeurtenissen bij DMA.



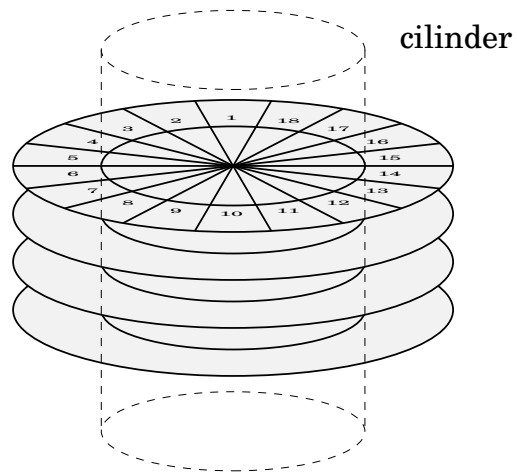
Figuur 8.7: Opbouw van een 2-kanaals DMAC.





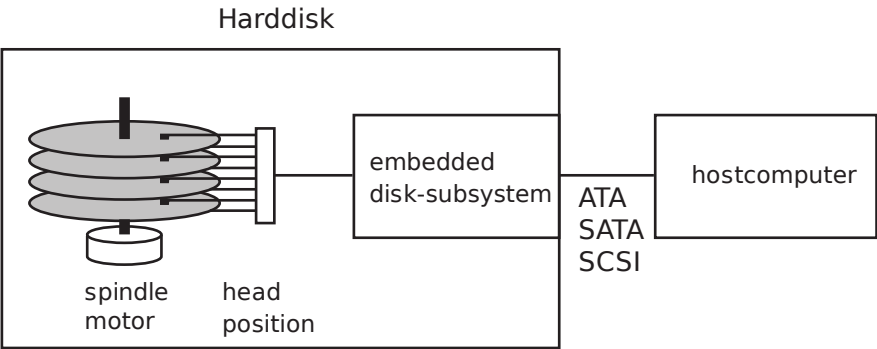
Figuur 8.8: Indeling diskoppervlak.

Computersystemen en embedded systemen (LvM)



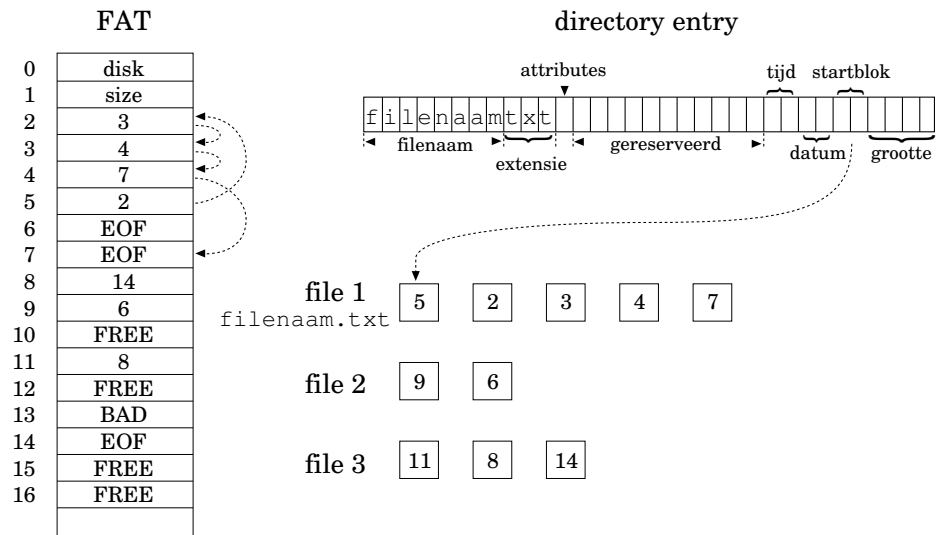
Figuur 8.9: Een verzameling tracks vorm een cilinder.

Computersystemen en embedded systemen (LvM)

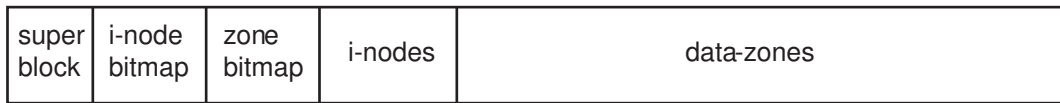


Figuur 8.10: Architectuur van een disk.

Computersystemen en embedded systemen (LvM)

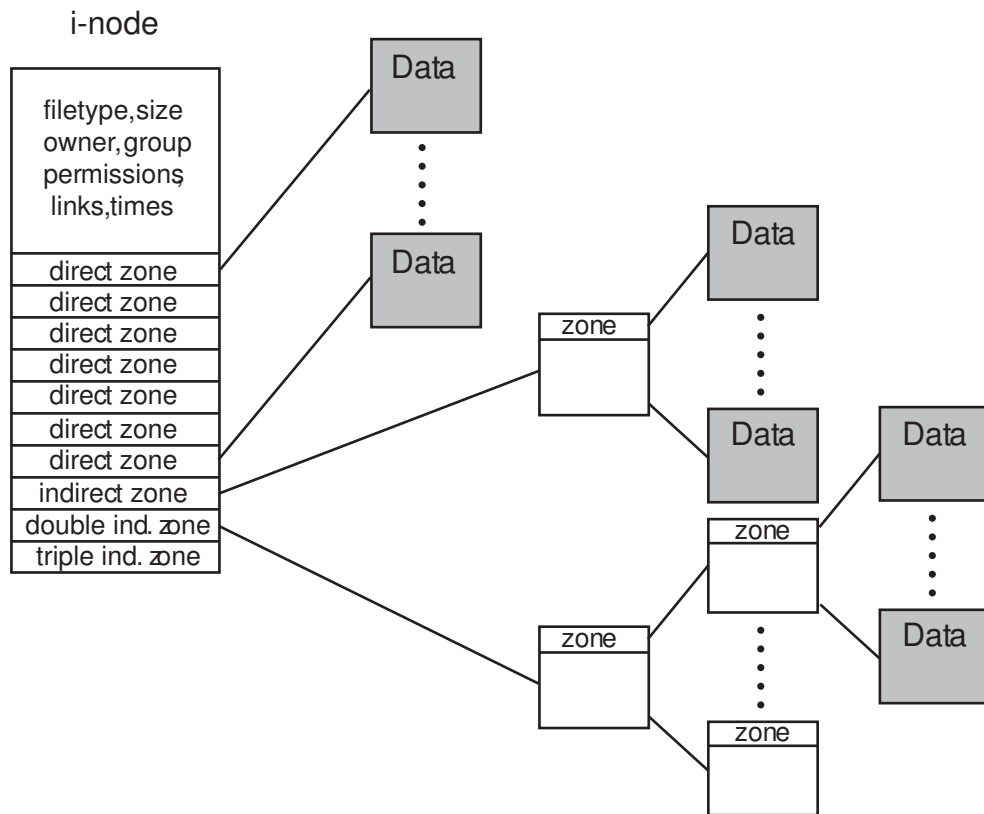


Figuur 8.11: FAT met drie files.



Figuur 8.12: Een unix-filesystem.

Computersystemen en embedded systemen (LvM)

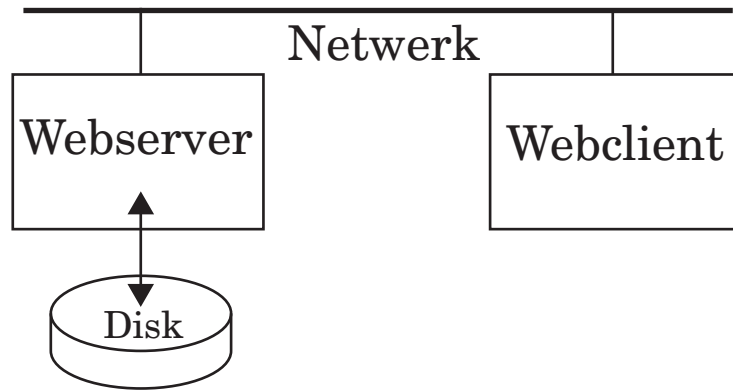


Figuur 8.13: Opbouw inode met verwijzing naar datazones.

inode num.	Filenaam
---------------	----------

Figuur 8.14: Unix directory entry.

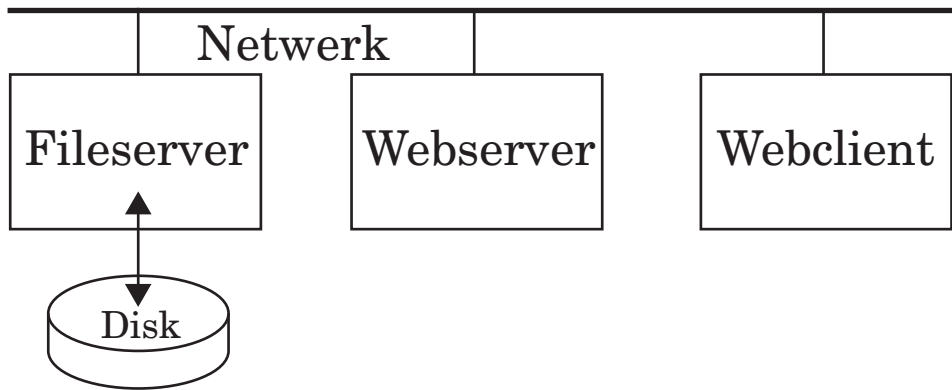
Computersystemen en embedded systemen (LvM)



Figuur 8.15: DAS-gebaseerde webserver.

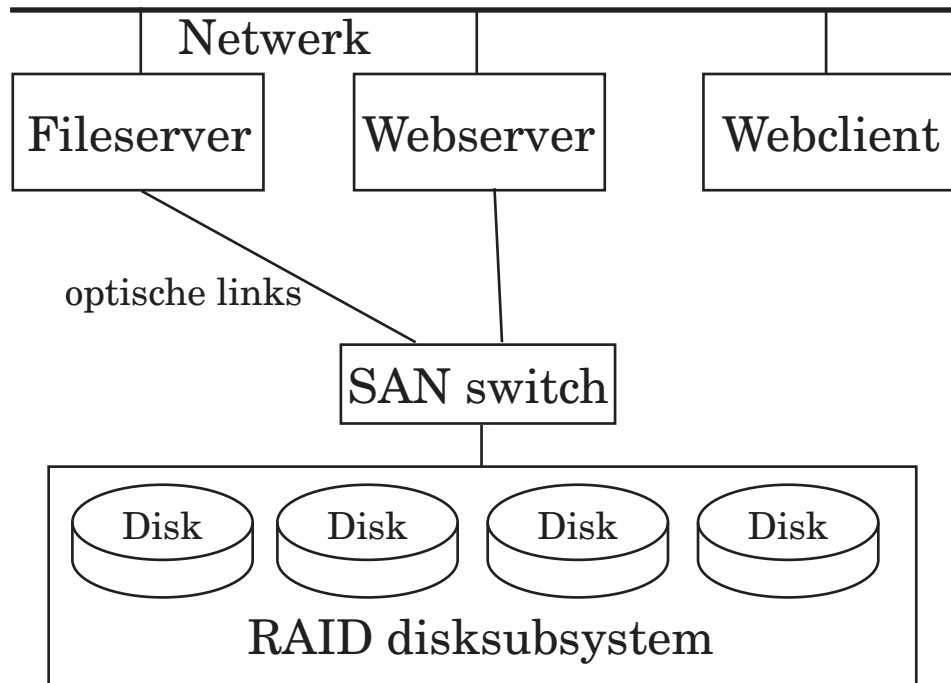
Computersystemen en embedded systemen (LvM)





Figuur 8.16: NAS-systeem.

Computersystemen en embedded systemen (LvM)



Figuur 8.17: SAN-configuratie.